JAPAN PATENT OFFICE

This is to certify that the annexed is a true copy of the following application as filed with this office.

Date of Application:

June 18, 2003

Application Number:

2003-173235 [JP2003-173235]

Applicant(s):

Oki Electric Industry Co., Ltd.

Dated June 30, 2003

Commissioner,

Japan Patent Office

Shinichiro Ohta

Certificate No. 2003-3051196

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2003年 6月18日

出 願 番 号

Application Number:

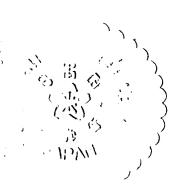
特願2003-173235

[ST.10/C]:

[JP2003-173235]

出 願 人
Applicant(s):

沖電気工業株式会社



2003年 6月30日

特許庁長官 Commissioner, Japan Patent Office



特2003-173235

【書類名】

特許願

【整理番号】

OH003850

【あて先】

特許庁長官殿

【国際特許分類】

H01L 21/32

【発明者】

【住所又は居所】

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会

社内

【氏名】

宇佐美 哲男

【特許出願人】

【識別番号】

000000295

【氏名又は名称】

沖電気工業株式会社

【代理人】

【識別番号】

100085419

【弁理士】

【氏名又は名称】 大垣 孝

【先の出願に基づく優先権主張】

【出願番号】

特願2002-321279

【出願日】

平成14年11月 5日

【手数料の表示】

【予納台帳番号】

012715

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9001068

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 半導体素子の製造方法

【特許請求の範囲】

【請求項1】 スパッタリング成膜室においてAl-Cu合金配線層をスパッタリング形成するにあたり、成膜室中の窒素含有アルゴンガスの窒素含有濃度を、12ppmより高くかつ1000ppmより低くしてスパッタリングを行うことを特徴とする半導体素子の製造方法。

【請求項2】 請求項1に記載の半導体素子の製造方法において

前記成膜室中の窒素含有アルゴンガスの窒素含有濃度を、アルゴンガスの流量と窒素添加アルゴンガスの流量とを調節することにより制御することを特徴とする半導体素子の製造方法。

【請求項3】 請求項1に記載の半導体素子の製造方法において

前記成膜室中の窒素含有アルゴンガスの窒素含有濃度を、前記Al-Cu合金配線層の形成前にバリア層の最上層を窒素中でスパッタリングを行うことによりTiN膜で形成し、前記Al-Cu合金配線層をアルゴンガスを成膜ガスに用いてスパッタリングし、該スパッタリングの際の加熱により、前記TiN膜に含まれる過剰の窒素が成膜室中に放出されることにより制御することを特徴とする半導体素子の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、半導体素子の製造方法、特に多層配線の形成方法に関する。

[0002]

【従来の技術】

従来の半導体素子では、金属合金による配線層が広く用いられている。

[0003]

中でも、アルミニウム合金配線(Al合金配線)は、配線材料として低抵抗で加工性に優れているため広く用いられてきた。

[0004]

このA1合金配線層を成膜する際に窒素ガスが存在すると、結晶粒径が小さくなったり、ボイドが生じやすくなったりすることが知られており、これにより膜質が低下するとされていた。このため、A1合金配線層をスパッタリングにより成膜する際には、窒素の混入を極力抑えて行っていた。

[0005]

また、A1合金配線層が窒化されていると、絶縁性が高くなり、導通不良をおこすことが知られている(例えば、特許文献1参照。)。

[0006]

【特許文献1】

特開平7-58203号公報(第3-4頁)

[0007]

【発明が解決しようとする課題】

近年、半導体素子の高集積化に伴い、配線の微細化、薄膜化が進んでいる。その結果、配線断面積が小さくなり、電流密度が上がっている。従来のA1合金配線形成方法では、この電流密度の上昇に対してエレクトロマイグレーション(EM)寿命保証が厳しくなっており、信頼性低下の問題が生じている。

[0008]

従って、EM耐性の向上するAl合金配線層、特に近年多くの半導体素子に用いられているAl-Cu合金配線層の形成方法が望まれている。

[0009]

【課題を解決するための手段】

そこで、この出願に係る発明者は、A1-Cu合金配線層を形成する際に、窒素が混入すると形成された配線のEM寿命にどのような影響をあたえるかについて鋭意研究を行ったところ、成膜時に、微量の窒素ガスを存在させてA1-Cu合金配線層を形成すれば、EM耐性の優れた配線を有する半導体素子が得られるという結論に達した。

[0010]

この発明の半導体素子の製造方法によれば、スパッタリング成膜室においてA 1-Cu合金配線層をスパッタリング形成するにあたり、成膜室中の窒素含有ア ルゴンガスの窒素含有濃度を、12ppmより高くかつ1000ppmより低くしてスパッタリングを行うことを特徴とする。

[0011]

この発明の半導体素子の製造方法によれば、従来の窒素をできるかぎり成膜室中に存在させずにAl-Cu合金配線層を形成した場合よりもEM寿命を向上させることができる。

[0012]

また、この発明の半導体素子の製造方法によれば、従来から用いられている配線形成方法の金属配線層をスパッタリングにより成膜する際に、成膜室中に微量の窒素を存在させてスパッタリングを行うだけで良い。よって、工程の増加や新たな装置を必要とせず、しかも形成される配線層のEM耐性を容易に向上させることができる。

[0013]

成膜室中の窒素含有アルゴンガスの窒素含有濃度は、好適には50ppm~500ppmの範囲に、さらに好適には、100ppm~250ppmの範囲にするのが良い。このような範囲に成膜室中の窒素含有アルゴンガスの窒素含有濃度を制御すると、EM寿命を向上させることができる。

[.0014]

成膜室中の窒素含有アルゴンガスの窒素含有濃度は、アルゴンガスの流量と窒素添加アルゴンガスの流量とを調節することにより制御できる。

[0015]

この発明の半導体素子の製造方法によれば、成膜室中の窒素含有アルゴンガスの窒素含有濃度をアルゴンガスと窒素添加アルゴンガスの流量を調節することで簡単に制御できるので、工程の増加や新たな装置を必要とせず、しかも形成される配線層のEM耐性を容易に向上させることができる。

[0016]

また、成膜室中の窒素含有アルゴンガスの窒素含有濃度は、Al-Cu合金配線層の形成前にバリア層の最上層を窒素中でスパッタリングを行うことによりTiN膜で形成し、次いでAl-Cu合金配線層をアルゴンガスを成膜ガスに用い

てスパッタリングし、この時のスパッタリングの際の加熱により、TiN膜に含まれる過剰の窒素が成膜室中に放出することにより制御できる。

[0017]

この発明の半導体素子の製造方法によれば、従来から用いられている配線形成 方法において、バリア層の最上層のTiN膜をスパッタリングにより成膜するさ いに、成膜ガスに窒素のみを用いてスパッタリングするだけで良い。よって、工 程の増加や新たな装置を必要とせず、しかも形成される配線層のEM耐性を容易 に向上させることができる。

[0018]

【発明の実施の形態】

以下、図面を参照してこの発明の実施の形態について説明する。なお、図中、各構成成分の寸法、形状及び配置関係は、この発明が理解できる程度に概略的に示してあるにすぎない。また、以下に述べる使用材料、膜厚、注入エネルギーその他の数値的条件は、この発明の範囲内の一例にすぎない。また、各図において、同様の構成成分については、同一の番号を付し、その重複する説明を省略することもある。また、断面を表すハッチング等については、一部省略して示している。

[0019]

1. 配線層の形成方法

図1を参照して、この発明の実施の形態による配線層形成方法を説明する。

[0020]

図1 (A) - (D) は、半導体素子の配線の製造工程図であって、各図は製造 段階で得られた配線層の部分的構造を断面で示している。以下の説明においては 、配線層の形成方法について着目し、配線形成の他の工程(パターニング等)に ついては従来技術と同様であるため、説明を省略する。

[0021]

この実施の形態では、金属配線層にA1-Cu合金を用いた例につき説明する

[0022]

まず、半導体下地100を用意する。従来技術と同様に、公知のCVD (Chem ical Vapor Deposition) 技術により半導体下地100上に下地絶縁膜102を成膜する(図1(A))。この下地絶縁膜102は多層配線の際には、金属配線層間絶縁膜として働き、例えばP-TEOS (TEOS (tetraethoxysilane)を原料ガスとして用いたプラズマCVD法により形成するシリコン酸化膜)で形成する。この下地絶縁膜102を前処理として、350℃、1分間加熱する。この前処理は、後工程のスパッタリングのさいに、下地からの脱ガスによるA1腐食を防ぐために行い、スパッタリング時の温度よりも高い温度で処理して、下地中の水分等を除去する。

[0023]

次いで、下地絶縁膜102表面上の不純物を取り除くため、下地絶縁膜102 をスパッタエッチング (例えば10nm) する (図示せず)。

[0024]

次に、バリア層104として、例えばTi膜104aを30nm、TiN膜 104bを20nm、Ti膜104cを5nm、順次スパッタリングにより積層 する(図1(B))。このスパッタリングのターゲットとしてTi(チタン)タ ーゲットを用いる。このバリア層104はA1-Cu合金配線層に従来から用い られており、Ti膜はA1-Cu合金配線層の配向性を良くして膜質を向上させ 、及びTiN膜はA1とTiの反応性を抑える働きをする。

[0025]

次に、A1-Cu合金配線層として、A1-Cu膜106をスパッタリングによりたとえば400nm成膜する(図1(C))。このときのスパッタリング成膜室の容積は、スパッタリング成膜中は一定の容積で固定されていればよい。スパッタリングの成膜温度はたとえば230℃、成膜材料はA1-Cu合金(Cu含有率:0.5%)のターゲットを用いることができる。このスパッタリングを行う間、成膜室内の窒素含有濃度を、所定の窒素含有濃度(12ppmより高くかつ1000ppmより低い濃度)にしておく。窒素含有濃度の調節は、Arガスと窒素添加Arガスの流量により調節する。成膜室内の残留ガス分圧から算出される成膜室内の窒素含有濃度(単位:ppm)と窒素添加Arガスから算出さ

れる換算窒素流量(単位: s c c m) との相関関係が比例関係にあるかの確認に ついては、後述する試験配線の形成方法で説明する。

[0026]

この実施の形態では、窒素添加Arガスとして、成膜室内の窒素含有濃度が200ppm未満の場合には、0.1%窒素添加Arガスを、また、200ppm以上の場合は0.5%窒素添加Arガスを用いている。後述する試験配線では、窒素含有濃度が57ppmと120ppmとの場合に0.1%窒素添加Arガスを用い、窒素含有濃度が207ppmと500ppmとの場合に0.5%窒素添加Arガスを用いて形成している。

[0027]

A1-Cu膜106の上面に、反射防止膜(ARM: anti-reflective material)108として、Ti膜108aを5nm、及びTiN膜108bを50nm順次スパッタリングにより積層する(図1(D))。このスパッタリングのターゲットとしてTi(チタン)ターゲットを用いる。この反射防止膜108は、前述のバリア層104の働きに加えて、配線のホトリソエッチングによるパターニング工程での露光の反射を防止するものである。

[0028]

このようにして、バリア層104、A1-Cu膜106及び反射防止膜108 を含む配線層110が形成される。この配線層110を公知のホトリソエッチン グ技術により所望の配線パターンにパターニングして配線が形成できる。

[0029]

この実施の形態の形成方法に従って形成された半導体素子のA1-Cu合金配線層のEM寿命は、後述する実験結果からも明らかなように、窒素をできるかぎり成膜室中に存在させないようにした従来の形成方法に従って形成されたA1-Cu合金配線層の場合よりも向上している。

[0030]

また、この配線層の形成方法は、従来から用いられている配線形成方法の金属 配線層をスパッタリングにより成膜する際に、成膜室中に微量の窒素を存在させ てスパッタリングを行うだけで良い。よって、この発明の形成方法によれば、エ 程の増加や新たな装置を必要とせず、しかも形成される配線層のEM耐性を容易 に向上させることができる。

[0031]

成膜室中の窒素含有濃度を制御する方法として、以下のような手順も考えられる。バリア層を複数のTi膜とTiN膜とで積層する構成とし、かつバリア層の最上層をTiN膜とする。バリア層の最上層のTiN膜をスパッタリングするさいに、成膜ガスとして窒素のみを用いて成膜する。このように窒素のみを成膜ガスに用いて、TiN膜のスパッタリングを行うと、過剰の窒素がTiN膜中にとりこまれる。次に、バリア層の最上層のTiN膜上にA1-Cu膜をArガスを成膜ガスに用いてスパッタリングにより成膜する。この際の加熱により、TiN膜中に存在していた過剰の窒素が、成膜室中に放出される。これにより、A1-Cu膜のスパッタリングの際に、窒素添加Arガスを用いずに成膜室中に窒素を含有させることができる。バリア層の最上層のTiN膜の膜厚と、A1-Cu膜のスパッタリングの際の成膜温度とにより、窒素含有濃度の制御を行う。好ましくは、この成膜温度は、200℃~400℃の範囲内とするのが良い。

[0032]

この配線層の形成方法によれば、従来の窒素をできるかぎり成膜室中に存在させずにAl-Cu合金配線層を形成した場合よりもEM寿命を向上させることができる。

[0033]

また、この配線層の形成方法は、従来から用いられている配線形成方法において、バリア層の最上層のTiN膜をスパッタリングにより成膜するさいに、成膜ガスに窒素のみを用いてスパッタリングするだけで良い。よって、工程の増加や新たな装置を必要とせず、容易にEM耐性を向上させることができる。

[0034]

2. EM耐性試験

(2-1) 試験配線の形成

上述の金属配線層形成方法を用いて試験配線を形成し、これについて累積故障率の測定試験、すなわちEM耐性試験を行う。

[0035]

図2に試験配線の構造概略図を示す。試験配線は、一定区間毎に上又は下にシフトされた二層レベルの配線になっており、第1配線層(M1層と称する)と第2配線層(M2層と称する)は、スルーホール(TH: Through Hole)に設けられた導電層(TH層と称する)で接続されている。

[0036]

図2(A)は、試験配線200を上面から見た図であり、配線パターンがわかるように配線層部分のみを示し、酸化膜等を省略している。このような配線パターンを持った試験配線200を、電極パッド204a及び204bに接続して通電することにより、EM耐性試験を行う。スルーホール(TH)形成領域202は、同一のハッチングが示されている部分すべてがTH形成領域202を表している。M1層208及びM2層210についても同様である。この構成例では、図の紙面に垂直な方向に上下方向をとって示してあり、M1層208は下側位置のレベルにあり、また、M2層210は上側位置のレベルにある。

[0037]

[0038]

この試験配線 2 0 0 は、配線幅W: 2. 0 μ m、配線長L: 5 0 0 0 μ m及びスルーホール(TH)設置箇所すなわちTH層 2 2 1 の設置箇所: 5 0 箇所(設置間隔S: 1 0 0 μ m)の配線パターンで形成されている。ここで、設置間隔SはTHの中心間の距離である。また、TH層 2 2 1 は、一つのスルーホール形成領域 2 0 2 中に、4 個設けられており、それぞれのTH層 2 2 1 が配線幅方向に等間隔で、直線的に設けられている。2 つのTH層間の距離は 0. 2 6 μ mである。さらに、上面から見たTH層 2 2 1 の形状は、0. 2 6 μ m×0. 2 6 μ m の正方形である。

[0039]

試験配線は、窒素添加Arガスを成膜室中に導入するガスボンベの切り換えのため、第1回配線試験(RUN1)と第2回配線試験(RUN2)にわけて形成している。成膜室中の窒素含有濃度が、RUN1は200ppm未満の場合であり、かつ0.1%窒素添加Arボンベを用いている。同様に、RUN2は200ppm以上の場合であり、かつ0.5%窒素添加Arボンベを用いている。

[0040]

図3は、図2(B)中のI-Iで切断した断面図である。図3(A)は、RUN1の試験配線の断面図、図3(B)は、RUN2の試験配線の断面図である。

[0041]

図3(A)を用いて、RUN1の試験配線の構造を説明する。試験配線は、下 地酸化膜212上にパターニングされたM1層208aが形成され、TH層22 1によって上層のパターニングされたM2層210aと接続されている。M1層 208aは、下層から順にバリア層214、A1-Cu膜216及び反射防止膜 218が積層されている。バリア層214は、下層から順にTi膜214a、T iN膜214b及びTi膜214cが積層されている。反射防止膜218は、下 層から順にTi膜218a及びTiN膜218bが積層されている。TH層22 1は、バリアメタル220がタングステンプラグ(以下Wプラグと称する。)2 22aの下面及び側面を覆っている。M2層210aは、下層から順にバリア層 224、A1-Cu膜226、反射防止膜228が積層されている。バリア層2 24は、下層から順にTi膜224a、TiN膜224b及びTi膜224cが 積層されている。反射防止膜228は、ホトリソエッチングの際の反射防止のみ を目的としているので、TiN膜による単層としている。M1層208aの上面 と側面及びバリアメタル220の側面は、酸化膜230a及び230bでそれぞ れ覆われている。酸化膜230a及び230bはひとつのつながった酸化膜であ るが、膜厚の薄い部分、すなわちM1層208a上面に接している部分を230 aとし、及び膜厚の厚い部分すなわち、下地酸化膜212上面に接している部分 を230bとしている。酸化膜230a及び230bと、M2層210aとを覆 うように、酸化膜232が積層され、さらに酸化膜232の上面全体に窒化膜2

34が積層されている。

[0042]

RUN2で用いた試験配線は、RUN1と同様の構造をしているが、上層の酸化膜232は設けられておらず、従って、窒化膜236で酸化膜230a及び230bと、M2層210aとを覆っている(図3(B))。

[0043]

試験配線形成の工程について、図4及び図5を用いて概略を説明する。図4及び図5は、それぞれ、図2(B)中のII-IIで切断した断面部分に相当する。M1層及びM2層の成膜条件については、後述する。A1-Cu膜をスパッタリングする成膜室中の窒素含有濃度は、Arガスと窒素添加Arガスのそれぞれの流量を調節することで制御している。

[0044]

まず、前述の配線層の形成方法と同様の条件で、下地酸化膜212上にM1層207を形成する(図4(A))。下地酸化膜212には、P-TEOSを用いている。

[0045]

このM1層207を公知のホトリソエッチング技術により、上面から見たパターンが図2(A)に示したパターンのM1層208部分になるようにパターニングする(図4(B))。このパターニングで残存した、互いに隣接するM1層パターンを208a及び208bで示す。このパターン間の間隙を208cで示す。ただし、図2(A)のTH形成領域202の下部にも、M1層208は存在している。次いで、酸化膜230を形成し、その後、公知の平坦化技術(CMP: Chemical Mechanical Polishing)により平坦化する(図4(C)及び図4(D))。

[0046]

公知のホトリソエッチング技術により、TH形成予定領域をM1層208a及び208bのそれぞれの表面に達する開口231として、それぞれ、形成する(図4(E))。開口231の中心間の距離は、前述したTH層221の設置間隔 Sである。この構成例では、これらの開口231は、両M1層208a及び20 8 bの対向端側に設けている。バリアメタル220を、Tiターゲットを用いた 窒素との反応性スパッタリングによりTiN膜で形成する(図示せず)。次いで 、CVD技術によりタングステン(W)膜222を700nm成膜する(図5(A))。W膜222は、それぞれの開口231を埋め込んでいる。

[0047]

CMPにより酸化膜230a及び230bの表面までW膜222の平坦化を行って、Wプラグ222a及び222bを形成する(図5(B))。これらWプラグ222a及び222bは、開口231中に残存しているタングステン膜の部分で形成されている。さらに、M1層207と同様の工程でM2層209を積層して形成する(図5(C))。公知のホトリソエッチング技術により、上面から見たパターンが図2(A)に示したM2層210部分になるようにパターニングする。このパターニングで残存したM2層パターンを210aで示す(図5(D))。この場合も、図2(A)のTH形成領域202の上部にM2層210は存在している。

[0048]

その後、RUN1では、酸化膜232をCVD(化学気相成長)法により800nmの膜厚で積層する。次いで、水素ガス中、400℃で30分間シンターした後、窒化膜234をプラズマCVD法により400nmの膜厚で積層して試験配線が形成される。RUN2では窒化膜236をプラズマCVD法により400nmの膜厚で積層し、水素ガス中、400℃で30分間シンターして、試験配線が形成される。

[0049]

下地酸化膜の表面のスパッタエッチング及び各層のスパッタリングの条件を以下に示す。表1はM1層の成膜条件を示し、及び、表2はM2層の成膜条件を示している。

[0050]

【表1】

M1層	膜厚(nm) ガス流量(ガス温	t量(sccm)	スパッタ電力 成膜温度
		Ar	加熱Arガス窒素	(%C) (%C)
スパッタエッチング	10	40	0	0 0.5 R.T.
Ti膜214a	30	22	10	
TiN膜214b	20	10	4 21	3.5
Ti膜214c	2	32	0	0 1 300
AI-Cu膜216	400	400 ※1	<u></u>	0 15 225
Ti膜218a	5	22	10	0 1 300
TiN膜218b	50	0	€ 0	32 8 300

[0051]

【表2】

M2層	膜厚(nm)	ガス温	(nm) ガス流量(sccm)		スパッタ電力成膜	温度
		Ar	加熱Arガス	窒素	(kW) (°C)	
スパッタエッチング	10		0	0	0.5 R.T.	
Ti膜224a	30	22	01	0	2	300
TiN膜224b	70		7	21	3.5	300
Ti膜224c	9	32	0	0	1	300
AI-Cu膜226	400	400 💥 1	* 1	0	15	225
TiN膜228	50	0	0	32	8	300

[0052]

成膜条件として、膜厚(nm)、ガス流量(sccm)、スパッタ電力(kW))及び成膜温度(℃)を示している。ガス流量は成膜室中に流すガスの流量を表 しており、Arはアルゴンガス及び窒素は窒素ガスである。加熱Arガスは、成 膜温度を上昇させるために用いるアルゴンガスのことである。

[0053]

表1、表2中の※1で示したAr及び加熱Arガスの流量は、成膜室中の窒素 含有濃度によって異なるので、詳細を表3及び表4にそれぞれ示している。

[0054]

ここで、各試験配線のA1-Cu膜形成の際のスパッタリングにおける成膜条件を表3及び表4にそれぞれ示す。ここでの成膜材料はA1-Cu(Cu含有率: 0.5%)のターゲットを用いている。

[0055]

【表3】

RUN1		S1	LV1	LV2
窒素添加Ai	r流量(sccm)	. 0	2.5	7
換算窒素流	量(sccm)	0	0.0005	0.0014
Ar流量(scc	cm)	66	64	59
加熱Ar流量	(sccm)	15	15	15
残留ガス	水	1.1E-04	1.1E-04	1.1E-04
分圧(Pa)	窒素	3.6E-06	1.7E-05	3.6E-05
	酸素	1.4E-06	1.2E-06	1.2E-06
	Ar	3.0E-01	3.0E-01	3.0E-01
窒素含有濃	虔(ppm)	12	57	120

[0056]

【表4】

RUN2		S2	LV3	LV4	LV5	LV6	LV7
窒素添加Ar汤	r流量(sccm)	0	2.5	6.4	12.7	25	51.5
算窒素流	鲁(sccm)	0	0.0125	0.032	0.0635	0.125	0.2575
Ar流量 (sccm	u)	99	49	69	50	34	5
加熱Ar流量((moos)	91	91	15	. 15	15	15
残留ガス 7	¥	1.3E-04	1.4E-04	1.4E-04	1.2E-04	1.4E-04	1.2E-04
分圧(Pa) §	窒素	2.9E-06	6.2E-05	1.5E-04	3.1E-04	6.2E-04	1.2E-03
	酸素	9.6E-07	9.4E-07	1.2E-06	8.4E-07	8.1E-07	8.5E-07
1	Ar	3.0E-01	3.0E-01	3.0E-01	3.0E-01	3.0E-01	3.0E-01
窒素含有濃度	娎(ppm)	10	207	200	1033	2067	4000

[0057]

第1回配線試験(RUN1)の条件、すなわち、200ppm未満の窒素含有

濃度の条件を表3に示し、及び第2回配線試験(RUN2)の条件、すなわち、200ppm以上の条件を表4に示している。それぞれについて、成膜室中のガス流量(sccm)、残留ガス分圧(Pa)及び窒素含有濃度(ppm)を示している。残留ガス分圧は、水(H2O)、窒素(N2)、酸素(O2)及びアルゴン(Ar)について測定している。この窒素残留ガス分圧(窒素分圧ともいう)とAr残留ガス分圧(Ar分圧)とによって、窒素含有濃度を算出している。

[0058]

窒素含有濃度(ppm)=(窒素分圧(Pa)/Ar分圧(Pa))×10⁶ この分圧から算出した窒素含有濃度と換算窒素流量の関係が、比例関係を保っているかを確認するために、図6及び図7に相関関係のグラフをそれぞれ示している。

[0059]

横軸は換算窒素流量(sccm)及び縦軸は窒素含有濃度(ppm)を表す。 図6にRUN1の結果を示し及び図7にRUN2の結果を示している。両グラフ ともほぼ右上がりの直線を示す。これらの測定結果から、換算窒素流量と窒素含 有濃度が比例関係を保っていることがわかる。よって、換算窒素流量を変化させ ることで、窒素含有濃度を制御できることが確かめられた。

[0060]

表3及び表4に示したように、スパッタリングに混入する窒素の濃度を10ppm~4000ppmの範囲内の値に設定して試験配線を形成した。RUN1では、窒素含有濃度によって、S1(12ppm)、LV1(57ppm)及びLV2(120ppm)の3つの条件で試験配線を形成している。同様に、RUN2では、窒素含有濃度によって、S2(10ppm)、LV3(207ppm)、LV4(500ppm)、LV5(1033ppm)、LV6(2067ppm)及びLV7(4000ppm)の6つの条件で試験配線を形成している。このとき、RUN1のS1(窒素含有濃度12ppm)とRUN2のS2(窒素含有濃度10ppm)は、窒素添加Arガスを用いずに窒素を含有させないようにスパッタリングを行ったものであるが、通常この程度(12ppm以下)の濃度の窒素はスパッタリング時に存在してしまう。よって、S1をLV1及びLV2

に対する窒素を混入させなかった場合の基準として、S2をLV3~LV7に対する窒素を混入させなかった場合の基準として用いてLV1~LV7の試験配線のEM耐性が向上したかどうかを判断している。

[0061]

(2-2) EM耐性の測定

これらのS1、S2及びLV1~LV7の試験配線に対して、累積故障率の測定試験を行った。

[0062]

この試験は、初期抵抗に対して10%の抵抗増加をした試験配線を故障(すなわちEM寿命)として、累積故障率(Cumulative Failure)を調べるものである。試験条件は、試験温度200℃及び電流密度1.0E6A/cm2の条件で行った。

[0063]

図8にRUN1の累積故障率の試験結果を示し及び図9にRUN2の累積故障率の試験結果を示す。横軸は試験時間(単位:hr)及び縦軸は累積故障率(単位:%)を表している。

[0064]

S1の試験配線の累積故障率は、約139時間で10%程度、約146時間で50%、約158時間で90%に達する。LV1の試験配線の累積故障率は、約163時間で10%程度、約177時間で50%、約181時間で90%に達する。LV2の試験配線の累積故障率は、約201時間で10%程度、約204時間で50%、約219時間で90%に達する(図8)。

[0065]

S2の試験配線の累積故障率は、約10.4時間で5%程度、約11.4時間で50%、約11.7時間で95%に達する。LV3の試験配線の累積故障率は、約15.0時間で5%程度、約16.0時間で50%、約18時間で95%に達する。LV4の試験配線の累積故障率は、約13.6時間で5%程度、約14.2時間で50%、約15.5時間で95%に達する。LV5の試験配線の累積故障率は、約11.5時間で50%、約12.7時

間で95%に達する。LV6の試験配線の累積故障率は、約7.2時間で5%程度、約9.1時間で50%、約9.3時間で95%に達する。LV7の試験配線の累積故障率は、約3.5時間で5%程度、約4.2時間で50%、約4.5時間で95%に達する(図9)。

[0066]

RUN1ではLV1及びLV2ともにS1よりも故障するまでの時間が長くなっており、この事実からEM寿命が長くなっていることがわかる。RUN2では、LV3及びLV4について、基準となるS2より明らかに故障するまでの時間が長くなっており、この事実からEM寿命が長くなっていることがわかる。

[0067]

基準となるS1及びS2に対してEM寿命が長くなっていることを分かりやすく示すために、MTF増加率と窒素含有濃度の相関関係を考える。

[0068]

MTF (mean time to failure) は、試験した母体数の累積故障率が50%に達する時間(単位:hr)であり、図8、図9の結果から求めることができる。

[0069]

RUN1では、S1を基準にしてMTFの値の増加率(MTF増加率)をLV 1、LV2について算出した。RUN2でも同様に、S2を基準にしてLV3~ LV7のMTF増加率を算出した。

[0070]

表5に各窒素含有濃度でのMTFの値及びMTF増加率を示す。MTF増加率が正の値をとっていれば、MTFが大きくなっており、また、負の値をとっていれば、MTFが小さくなっていることがわかる。

[0071]

【表5】

	窒素含有濃度	MTF	MTF増加率
	(ppm)	(hr)	(%)
S2	10	11.38	0
S 1	12	146.0	0
LV1	57	177.6	21.64
LV2	120	204.5	40.07
LV3	207	15.96	40.25
LV4	500	14.21	24.87
LV5	1033	11.46	0.70
LV6	2067	9.13	-19.77
LV7	4000	4.17	-63.36

[0072]

この窒素含有濃度とMTF増加率の相関関係を図10に示す。グラフの横軸は成膜室中の窒素含有濃度(単位:ppm)を示し及び縦軸はMTF増加率(単位:%)を示している。

[0073]

図10のMTFと成膜室中の窒素含有濃度との関係は、従来から言われているように、1000ppmを越える窒素含有濃度では、MTF増加率が負の値となり、この事実から、従来の成膜室中に窒素を含まないようにスパッタリングした場合よりMTFが小さい値をとっていることがわかる。しかしながら、窒素含有濃度が12ppmを越えて1000ppmを越えない範囲では、MTF増加率が正の値となり、この事実から、従来の成膜室中に窒素を含まないようにスパッタリングした場合よりMTFが大きい値をとっていることがわかる。

[0074]

成膜室中の窒素含有アルゴンガスの窒素含有濃度が50ppm~500ppmの範囲では、20%以上のMTF増加率を示しているので、この範囲は好適な濃度範囲であることがわかる。また、成膜室中の窒素含有アルゴンガスの窒素含有濃度が100ppm~250ppmの範囲では、40%前後のMTF増加率を示しているので、この範囲は、より好適な範囲であることがわかる。

. [0075]

よって、成膜室中の窒素含有濃度を12ppmより高くかつ1000ppmより低くしてスパッタリングを行うことによりA1-Cu膜を形成した配線は、従来方法にしたがって、すなわち、成膜室中にできるかぎり窒素を含まないようにしてスパッタリングを行うことによりA1-Cu膜を形成した従来の配線よりもMTFの値が大きくなり、しかもEM寿命が長くなる、すなわち、EM耐性が向上することがわかる。

[0076]

【発明の効果】

上述した実施の形態からも明らかなように、この発明の配線形成方法を用いた 半導体素子の製造方法によれば、EM耐性の優れた配線を形成できる。

[0077]

また、従来の工程をそのまま用い、Al-Cu合金配線層を形成する際に、成膜ガスに対して窒素を混入させるだけでよいので、工程の増加や新たな装置を用いる必要がない。すなわち、このような手順で容易にEM耐性を向上させることができる。

【図面の簡単な説明】

【図1】

(A)~(D)は、この発明による配線層形成の工程図である。

【図2】

試験配線の構造概略図である。

【図3】

試験配線の一部の断面図である。

【図4】

(A)~(E)は、試験配線形成の工程概略図である。

【図5】

(A)~(D)は、試験配線形成の工程概略図である。

【図6】

RUN1の窒素含有濃度と換算窒素流量の相関関係を表すグラフである。

【図7】

RUN2の窒素含有濃度と換算窒素流量の相関関係を表すグラフである。

【図8】

RUN1の累積故障率の結果を表すグラフである。

【図9】

RUN2の累積故障率の結果を表すグラフである。

【図10】

窒素含有濃度とMTF増加率の相関関係を表すグラフである。

【符号の説明】

100:半導体下地

102:下地絶縁膜

104、214、224:バリア層

104a, 104c, 108a, 214a, 214c, 218a, 224a,

224c:Ti膜

104b、108b、214b、218b、224b:TiN膜

106、216、226:A1-Cu膜

108、218、228:反射防止膜(ARM)

110:配線層

200:試験配線

202:TH形成領域

204a、204b:電極パッド

206:領域

207、208、208a、208b:M1層

208c:間隙

209、210、210a:M2層

212:下地酸化膜

220:バリアメタル

221:TH層

222:W膜

222a、222b:Wプラグ

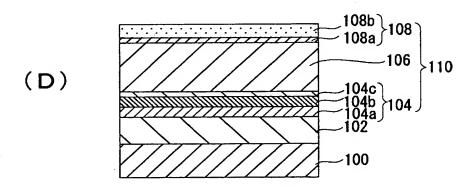
特2003-173235

230、230a、230b、232:酸化膜

231:開口

234、236:窒化膜

【書類名】 図面 【図1】 102 (A) 100 104c 104b 104a (B) 102 -100 106 (C) 104c 104b 104a 102 100



100: 半導体下地

102: 下地絶縁膜

104: バリア層

106:Al-Cu膜

108:反射防止膜(ARM)

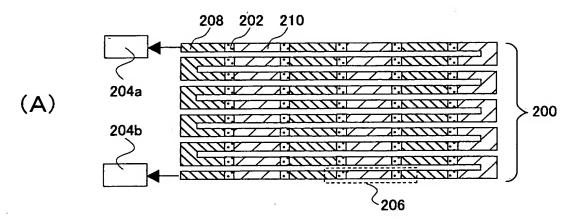
110: 配線層

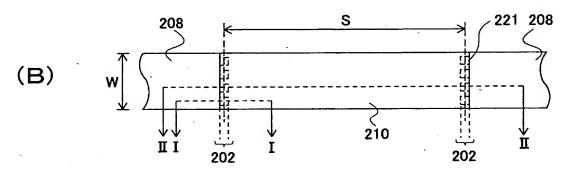
104a, 104c, 108a:Ti膜

104b, 108b:TiN膜

この発明による配線層形成の工程図

【図2】





200: 試験配線

202: TH形成領域

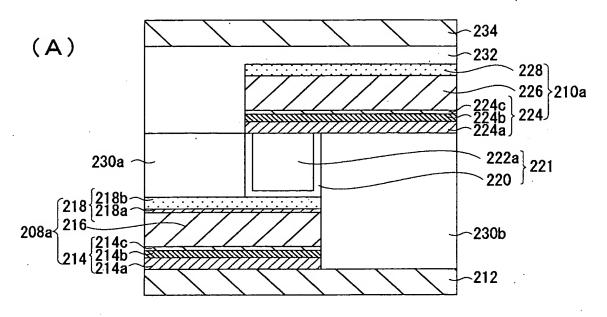
204a, 204b: 電極パッド

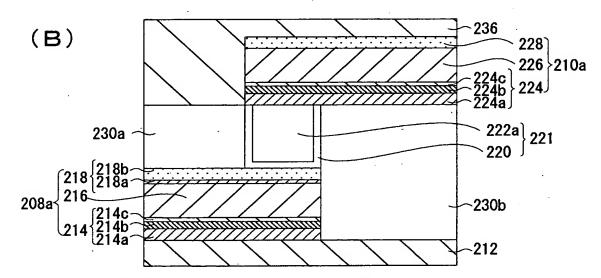
206: 領域 221: TH層 208: M1層

210: M2層

試験配線の構造概略図







212: 下地酸化膜

214,224:バリア層

216, 226: Al-Cu膜

218, 228: 反射防止膜

214a, 214c, 218a, 224a, 224c:Ti 膜

214b, 218b, 224b: TiN膜

220: パリアメタル

221:TH層

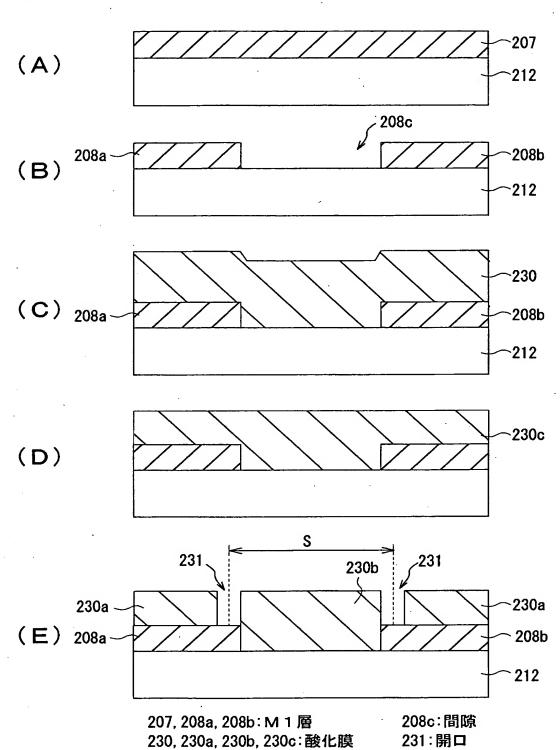
222a:Wプラグ

230a, 230b, 232:酸化膜

234, 236: 窒化膜

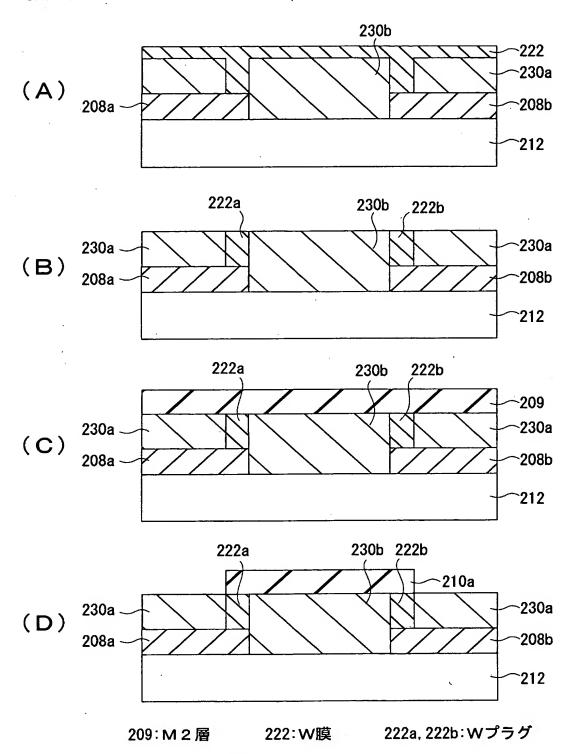
試験配線の一部の断面図



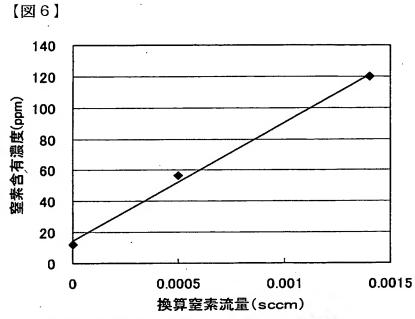


試験配線形成の工程概略図(その1)

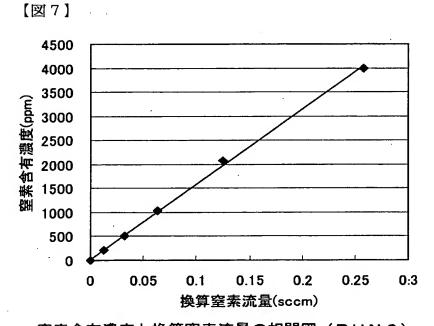
【図5】



試験配線形成の工程概略図(その2)

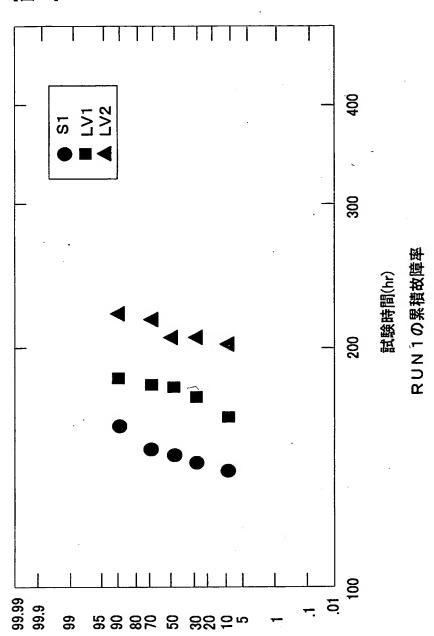


窒素含有濃度と換算窒素流量の相関図(RUN1)



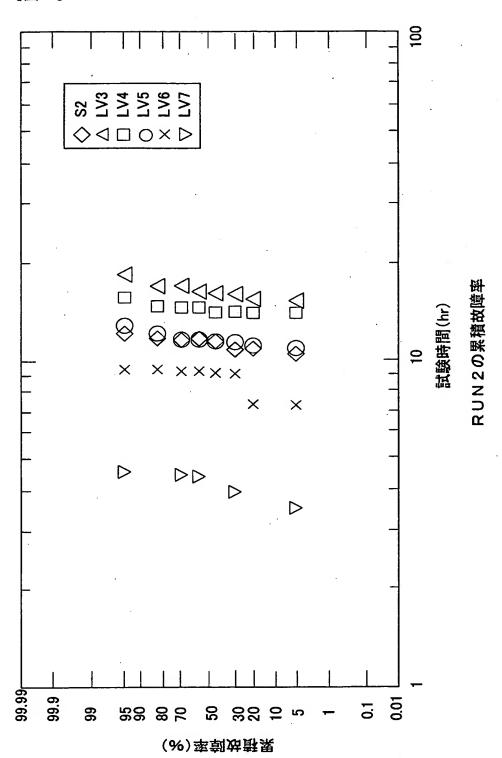
窒素含有濃度と換算窒素流量の相関図(RUN2)



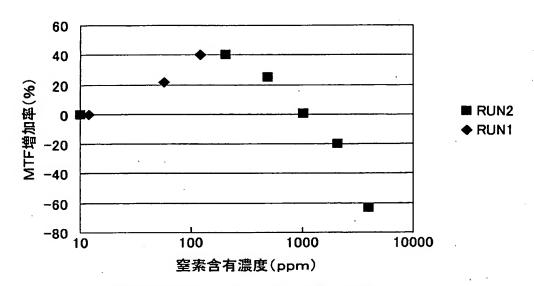


(%)率韌姑퇅累





【図10】



窒素含有濃度とMTF増加率の相関図

【書類名】 要約書

【要約】

【課題】 半導体素子の高集積化に伴い、配線の微細化、薄膜化が進んでいる。 その結果、配線断面積が小さくなり、電流密度が上がっている。従来のA1合金 配線形成方法では、この電流密度の上昇に対してエレクトロマイグレーション(EM)寿命保証が厳しくなっており、信頼性低下の問題が生じている。A1-C u合金配線において、エレクトロマイグレーション(EM)耐性の優れた配線を 形成する方法が望まれている。

【解決手段】 下地絶縁膜102上に、バリア層104、A1-Cu膜106及び反射防止膜108を順次スパッタリングして積層していく配線層方法において、A1-Cu膜106を形成する際の成膜室中のガスに、微量の窒素含有Arガスを用いてスパッタリングを行うことにより、A1-Cu膜106を形成する。

【選択図】 図1

出願人履歴情報

識別番号

[000000295]

1. 変更年月日

1990年 8月22日

[変更理由]

新規登録

住 所

東京都港区虎ノ門1丁目7番12号

氏 名

沖電気工業株式会社